

# Fique atento!!!

Os trabalhos que não estiverem dentro dos padrões estabelecidos no parágrafo 6.1, do Regulamento Básico 2010, serão desclassificados.

## **Modelo de conteúdo para o corpo do trabalho**

### **OBJETIVO**

O objetivo deste trabalho é desenvolver uma plataforma de hardware para utilização em processamento digital de imagens, mais especificamente uma placa que utilize dispositivos eletrônicos com tecnologia FPGA (Field Programable Gate Array)...

### **SITUAÇÃO TECNOLÓGICA ATUAL**

As principais referências deste projeto foi o mercado de tecnologia nacional e internacional, e laboratórios de pesquisa em instituições acadêmicas de Minas Gerais. Isto quer dizer que se buscou nestes dois ambientes...

### **DESENVOLVIMENTO/DISCUSSÃO**

IPAV, interface de processamento e aquisição de vídeo, este foi o nome dado à plataforma desenvolvida e que será apresentada neste trabalho. Desta forma, serão abordados três tópicos que, julgados como principais servirão como esqueleto...

### **RESULTADOS**

Conforme descrito na seção “Desenvolvimento da Plataforma de hardware”, este desenvolvimento é a concretização da proposta inicial. Temos então que este objetivo foi concluído com sucesso. Esta conclusão baseia-se principalmente no fato de que a placa foi produzida sem erros...

### **CONCLUSÃO**

O trabalho foi finalizado com grande sucesso e gerando ótimas expectativas para os processamentos citados na seção “Aplicações”, sendo que já começaram as pesquisas no sentido de desenvolver as implementações para chroma key e detector de padrões visuais...

### **COMENTÁRIOS/RECOMENDAÇÕES**

Durante as pesquisas foram observados vários pontos em relação aos projetos voltados a aquisição e processamento digital de imagens. Tais observações

contribuíram fortemente para os planejamentos de projetos futuros. Existem dois pontos...

#### **REFERÊNCIAS BIBLIOGRÁFICAS:**

ALTERA Corp (2000). Application Note A N-116.

ALTERA, Dissertação para obtenção de título de Mestre em Ciência de Computação e Matemática Computacional, USP-São Carlos.

Araújo, A. de A. (1989). Filtragem Espacial. VIII JAI.

Carneiro, C. A. (2002). Voz sobre IP. PRÊMIO SOCIEDADE MINEIRA DE ENGENHEIROS DE CIÊNCIA E TECNOLOGIA, BELO HORIZONTE.

Gonzalez, R.C.& Woods, R.E. (2000). Processamento de Imagens Digitais. Edgard Blücher Ltda., São Paulo. pp. 115-133.

Grob, B. (1989). Televisão e sistemas de vídeo, Editora Guanabara, pp. 2-3, pp. 21-30, pp. 134-136, pp. 142.

Nelson, A.E. (2000). Implementation of image processing algorithms on FPGA hardware. Thesis for the degree of Master of Science. Nashville, TN.

Philips. (2000). THE I2C-BUS SPECIFICATION VERSION 2.1.

Teixeira, M. A. (2002). Técnicas de reconfigurabilidade dos FPGAs da família APEX 20K.

Tonietto, L. (2000). Análises de algoritmos para chroma-key, Monografia para obtenção de grau de Bacharel em Informática. São Leopoldo.

TV Digital. (2003). Seminário A TV Digital e a Política Tecnológica Industrial. Sociedade Mineira de Engenheiros. Belo Horizonte.